

目录

| | |
|---|----|
| 目录..... | 1 |
| 1 赛元 SC95F 系列 MCU 电气参数注意项..... | 3 |
| 2 赛元 SC95F 系列 MCU 烧写注意事项 | 3 |
| 3 电路设计的注意事项..... | 4 |
| 3.1 电路设计实例..... | 5 |
| 3.1.1 RST 管脚电路 | 5 |
| 3.1.2 ADC 采样管脚电路 | 6 |
| 3.1.3 外部晶振电路 | 6 |
| 3.1.4 TOUCHKEY 电路..... | 7 |
| 3.2 IO 口各模式设置注意事项..... | 7 |
| 3.2.1 I/O 设为高阻，实现电路设计 | 7 |
| 3.2.2 带上拉输入模式 | 7 |
| 3.2.3 带上拉输入模式检测按键 | 8 |
| 3.2.4 I/O 开漏输出模式的实现方式 | 8 |
| 3.2.5 I/O 与或操作注意事项 | 8 |
| 3.2.6 I/O READ IO 功能注意事项 | 8 |
| 4 赛元 SC95F 系列 MCU 的 RAM 使用注意事项..... | 9 |
| 4.1 XDATA 范围修改和初始化清 RAM 范围..... | 9 |
| 4.2 堆栈空间 | 9 |
| 5 软件编写的注意事项..... | 10 |
| 5.1 BTM 注意事项 | 10 |
| 5.2 TIMER2/3/4 使用注意事项..... | 10 |
| 5.3 常规脉冲宽度调制计数器 PWM2/3/4 使用注意事项 | 11 |
| 5.4 PWM 设置及使用注意事项 | 11 |
| 5.5 PCON 寄存器设置注意事项 | 12 |
| 5.6 UART0 设置及使用注意事项 | 12 |
| 5.7 SPI/TWI/UART 三选一通用串行接口 USCI 设置及使用注意事项 | 12 |
| 5.7.1 SPI 使用注意事项..... | 12 |
| 5.7.2 TWI 使用注意事项 | 13 |
| 5.7.3 UART 使用注意事项..... | 13 |
| 5.8 USCI2/3/4/5 配置注意事项 | 14 |

| | |
|--|-----------|
| 5.9 ADC 多通道切换采集注意事项..... | 14 |
| 5.10 定时器 0/1 与外部中断 0/1 同时使用时注意事项 | 15 |
| 5.11 外部中断设置注意事项 | 16 |
| 5.12 软件操作 CODE OPTION 的注意事项 | 16 |
| 5.13 TOUCHKEY 设置注意事项 | 16 |
| 5.14 CRC 使用注意事项..... | 17 |
| 5.15 软件安全加密功能注意事项 | 19 |
| 5.16 中断关闭注意事项 | 19 |
| 5.17 提高 LCD 帧频注意事项..... | 19 |
| 5.18 128K 单片机分 Bank 应用注意事项 | 19 |
| 6 赛元 SC95F 系列 MCU 的 IAP 及算法解析 | 21 |
| 6.1 IAP 操作 | 21 |
| 6.1.1 IAP 扇区擦除流程: | 22 |
| 6.1.2 IAP 写入流程: | 23 |
| 6.2 CODE 区 IAP 操作代码..... | 23 |
| 6.2.1 芯片 FLASH 小于或等于 64K 时 | 23 |
| 6.2.2 芯片 FLASH 大于 64K 时 | 25 |
| 6.2.3 特别提醒: | 26 |
| 6.3 IAP 的使用建议及注意事项 | 26 |
| 7 仿真注意事项 | 28 |
| 7.1 仿真状态下软复位失效 | 28 |
| 7.2 仿真状态下复位 SFR 不复位..... | 28 |
| 8 规格更改记录 | 29 |
| 9 声明..... | 30 |

1 赛元 SC95F 系列 MCU 电气参数注意事项

工作电压：2.0V~5.5V

工作温度：-40 ~ 105℃

内核：超高速 1T 8051；双 DPTR

Flash ROM：可重复写入>10 万次，25℃环境下数据可保存 100 年以上

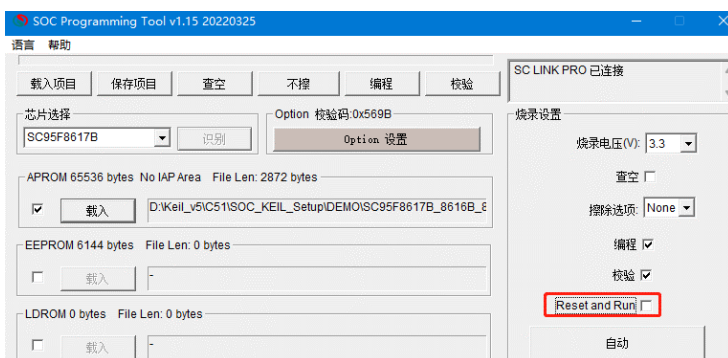
LDR0M：有以下两种

1. 独立的 1Kbyte (SC95F8x1x, SC95F7x1x, SC95F8x2x、SC89R100 以及 SC95F7x2x)
2. 可通过 Code Option 设置项将 LDR0M 设为 0/1/2/4k (其余型号)

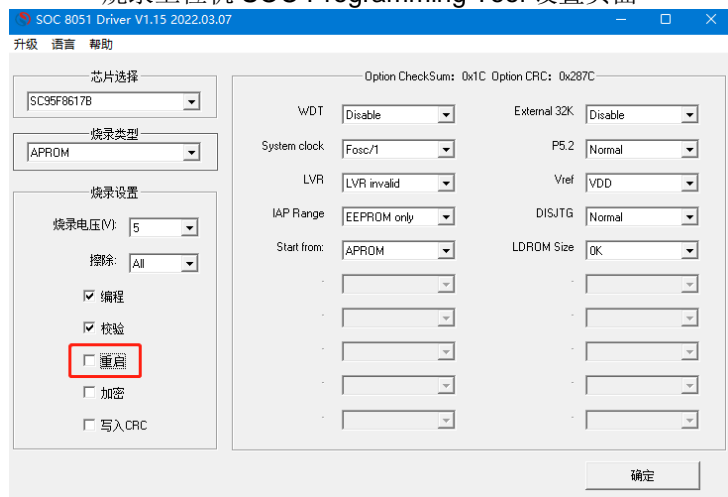
系统时钟：内建高频振荡器频率误差：跨越 (2.0V~5.5V) 及 (-40 ~ 105℃) 应用环境，不超过 ±2%

2 赛元 SC95F 系列 MCU 烧写注意事项

1. 赛元 SC95F 系列芯片的 CLK 或 DIO 管脚对 GND 的电容不得超过 100pF，VDD 对 GND 的电容不可超过 1000uF。
2. 烧录引出点与芯片之前尽量不要串电阻，如无法避免，应保证串接电阻的阻值不超过 100R，且烧录时要尽量缩短烧录排线。
3. 电路设计时应避免将芯片的 CLK 和 DIO 连到同一个数码管上，防止 CLK 和 DIO 的电平互相影响，电路不仅限于数码管，在设计 CLK 和 DIO 时需确保 CLK 和 DIO 的电平不会相互影响，否则会影响在板烧录。
4. 只有 SC95F8x1x, SC95F7x1x, SC95F8x2x、SC89R100 以及 SC95F7x2x 支持 SC LINK 和 SOC Pro51 烧录，其余 95F 型号请使用 SC LINK Pro 或将 SC LINK 固件升级为 V3.0 以上版本，并配合烧录上位机 SOC Programming Tool 使用。
5. 95F 系列芯片脱机烧录时，如果程序上电有 IAP 写的操作，则会校验失败，原因为 95F 系列脱机校验为 CRC 校验，程序跑起来导致 ROM 数据改变，从而校验失败。解决方法两种：
(1)在初始化之前加一段时间(建议 100ms)的延时再进行 IAP 操作，才能烧录成功。
(2)在烧录上位机和 Keil 插件的配置页面中，取消勾选“Reset and Run”或者在 KEIL 设置界面取消勾选“重启”：



烧录上位机 SOC Programming Tool 设置页面

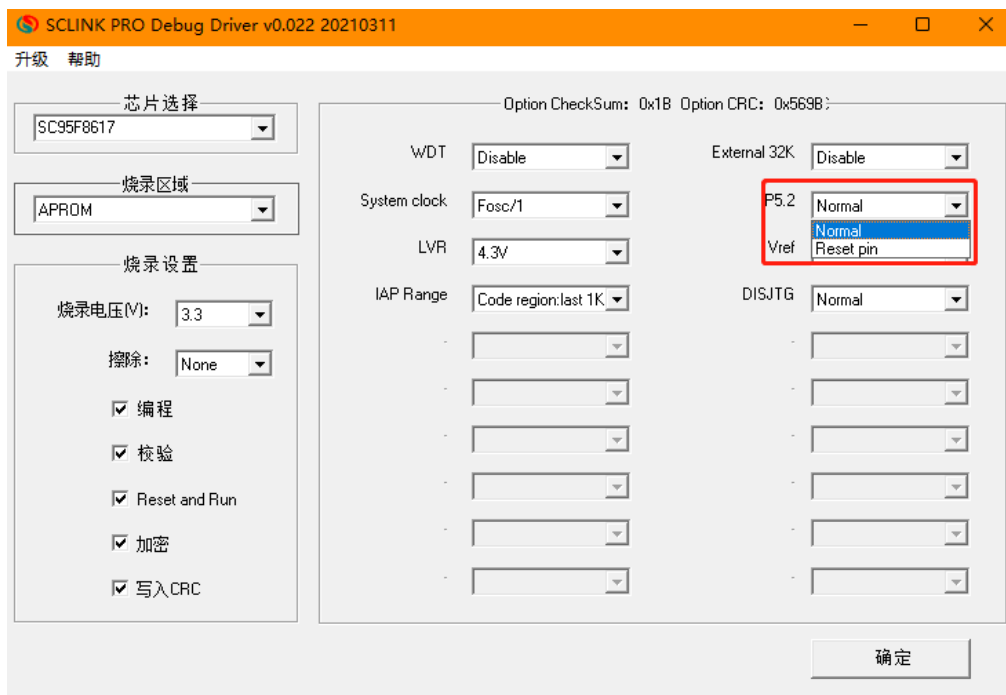


KEIL 插件的设置页面

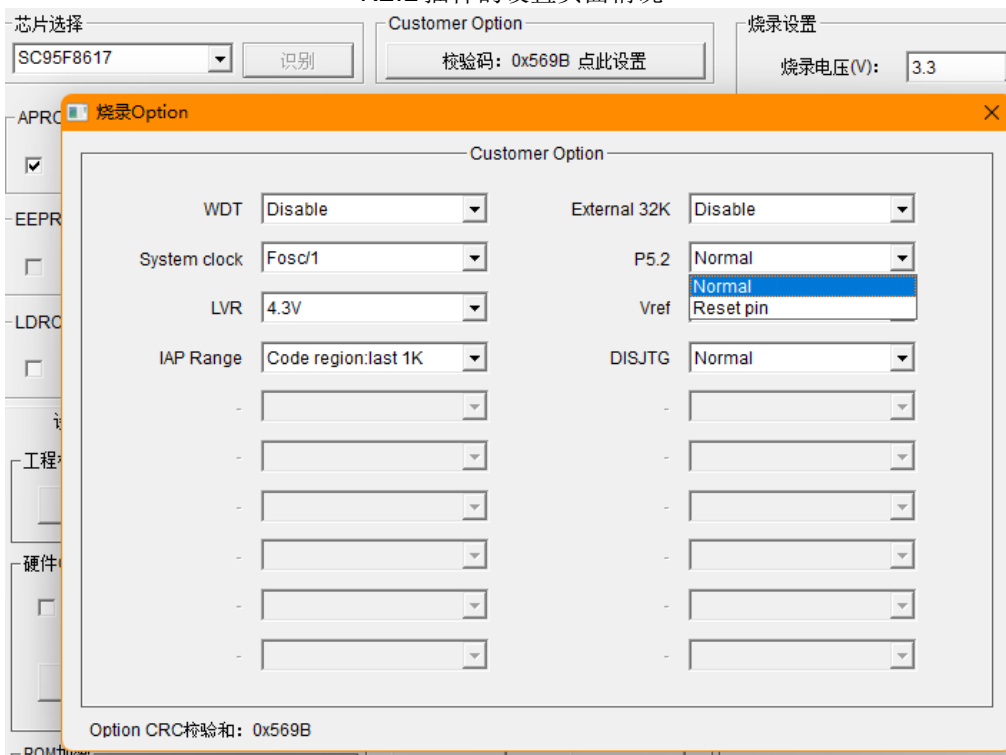
3 电路设计的注意事项

赛元 SC95F 系列 MCU 的 GPIO 上电默认模式为高阻输入模式。

赛元 SC95F 系列 MCU 的 RST 管脚，通过 Option 选项可设置为 Reset pin 或 GPIO。RST 管脚作为 Reset pin 时，低电平使能；作为 GPIO 时，管脚低电平不会产生复位。Option 的设置如图（以 SC95F8617 为例）。上为 KEIL 插件的设置页面情况，下为烧录上位机 SOC Programming Tool 的设置页面情况。



KEIL 插件的设置页面情况



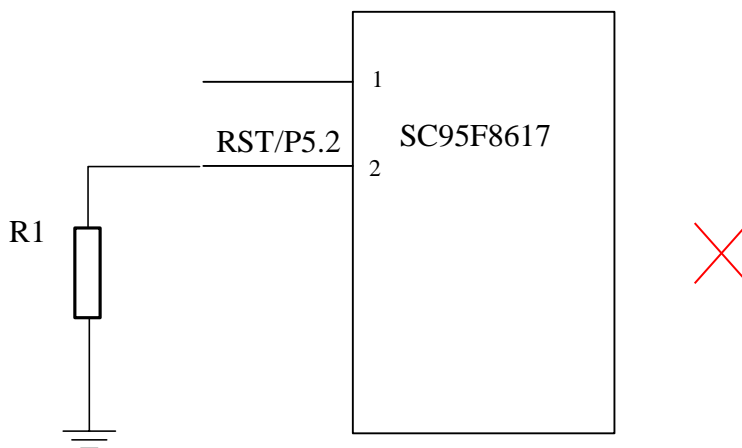
烧录上位机 SOC Programming Tool 的设置页面情况

3.1 电路设计实例

3.1.1 RST 管脚电路

赛元 SC95F 系列 MCU 的 RST 引脚，与 I/O 复用，既可以作输入，又可以作输出，有别于传统 MCU 的 RST 引脚（传统的 RST 的引脚只能做输入，不能做输出）。当将 IO 口设置为复位口时，上电后，用户电路的 RST 口不能一直为低，否则会一直复位，无法正常工作。因此，用户设计电路时，需要注意：

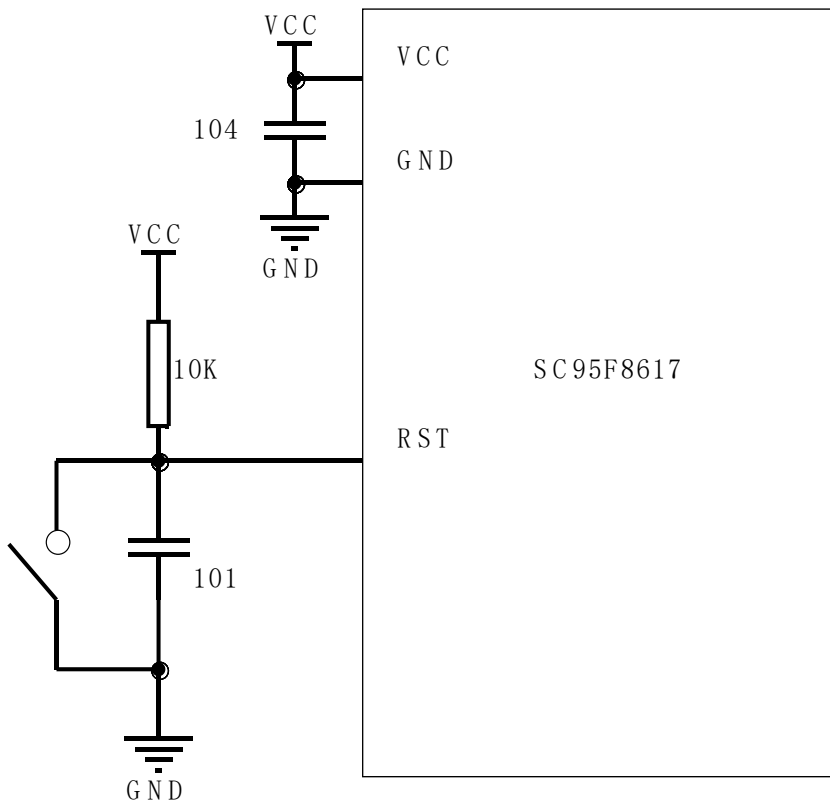
错误接法：



错误接法图示

说明：以上电路，若 RST 外接一个电阻 R1，系统在上电时与内部上拉判为低电平，造成系统一直复位，无法正常工作。

建议接法：



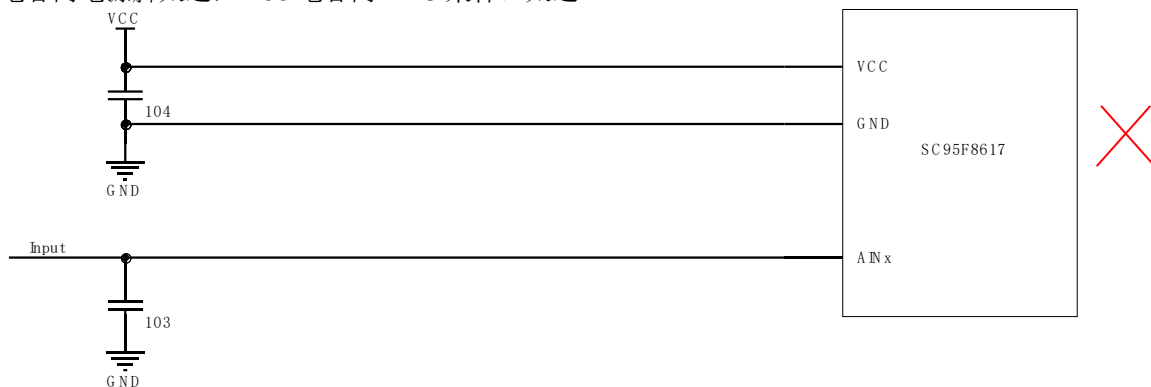
建议接法图示

3.1.2 ADC 采样管脚电路

赛元 SC95F 系列 MCU 的 ADC 采样口需要在靠近管脚处加 103 电容，ADC 转换需要让电源电压稳定，所以在使用 ADC 功能时，请在靠近 IC 的 VCC 和 GND 处加 104 电容，以保证转换结果准确。

错误接法：

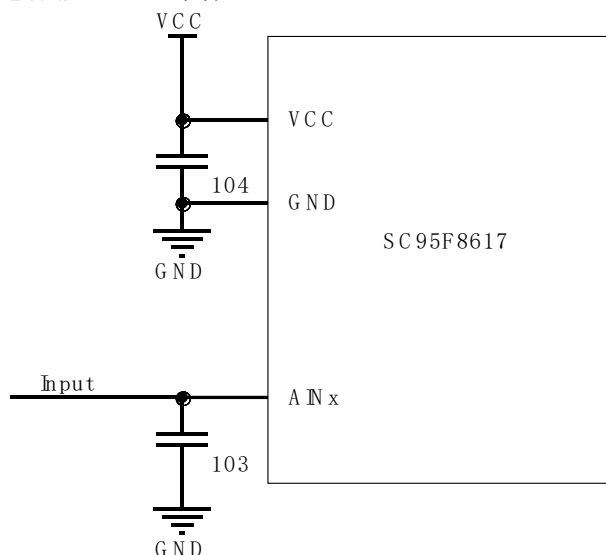
104 电容离电源脚太远，103 电容离 ADC 采样口太远。



错误接法图示

建议接法：

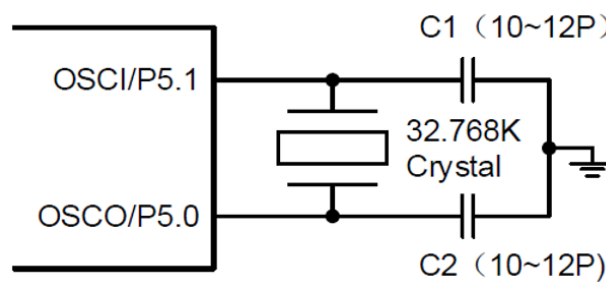
104 电容靠近电源脚，103 电容靠近 ADC 采样口。



建议接法图示

3.1.3 外部晶振电路

赛元 SC95F 系列 MCU 的部分型号提供了高频外部晶振接口或低频外部接口，用户如需使用外部晶振，匹配电容请根据所选晶振的要求进行选择，请将晶振电路靠近芯片引脚处。如图：



32.768K 外部晶振连接图

3.1.4 TOUCHKEY 电路

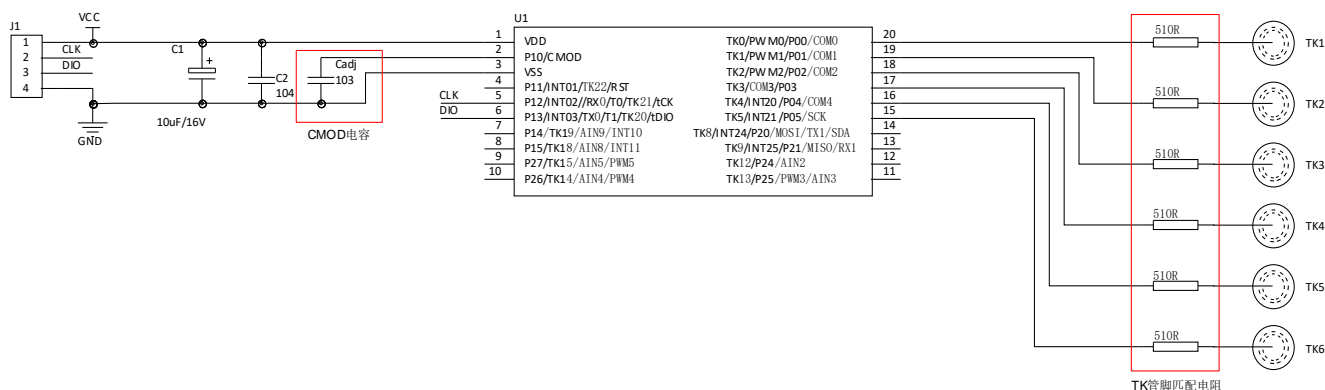
赛元触控 MCU 的触控架构分为高灵敏度触控模式和高可靠触控模式，赛元推荐优先使用高灵敏度触控模式。

高灵敏度触控模式外接的 CMOD 电容容值范围为 472~104，推荐使用 103 电容，电容材质无特殊要求。

高可靠触控模式外接的 CMOD 电容容值范围为 332~473, 推荐使用 473 电容。建议使用温度系数小精度高的电容, 以免造成灵敏度不一致或随温度变化而变化。一般插件电容建议 5% 精度涤纶电容, 如需贴片电容则建议使用 10% 或更高精度的 NPO 材质电容或 X7R 材质电容。

建议接法:

CMOD 电容需要尽量靠近 CMOD 芯片管脚，TK 管脚上匹配电阻范围为 510Ω~5.6K，推荐值为 510R。



建议接法图示

3.2 IO 口各模式设置注意事项

赛元 SC95F 系列 MCU 的 GPIO，有三种工作模式：

1. 帶上拉輸入模式
2. 高阻輸入模式
3. 強推挽輸出模式

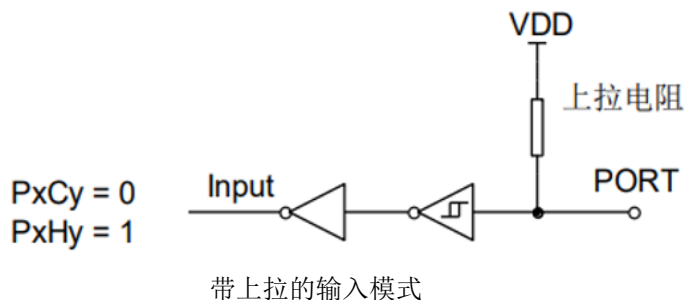
注意：未使用及封装未引出的IO口均要设置为强推挽输出模式。

3.2.1 I/O 设为高阻，实现电路设计

通常来说，对于某些特定场合的应用，譬如电压检测，过零检测，LCD 的应用等，都是采用高阻工作模式来实现的。因此说，用户可以从赛元 MCU 体系中按需选择。

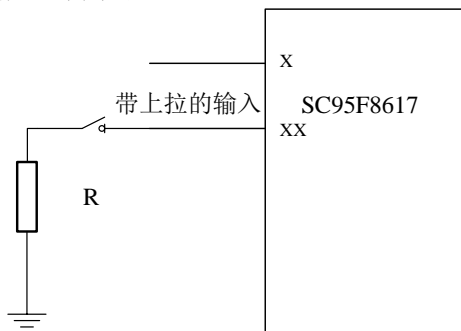
3.2.2 帶上拉輸入模式

带上拉的输入模式下，输入口恒定接一个上拉电阻，仅当输入口上拉电平被拉低时，才会检测到低电平信号。带上拉的输入模式的端口结构示意图如下：



3.2.3 带上拉输入模式检测按键

I/O 口作按键输入时，串接的下拉电阻 R 需小于 10K。



上拉模式的按键输入接法图示

3.2.4 I/O 开漏输出模式的实现方式

赛元 SC95F 系列 MCU 没有开漏输出设置项，若用户想让 IO 口实现开漏输出功能，需要通过切换模式以达到开漏输出的效果，需要引脚输出低时切换为强推挽输出模式，需要引脚保持悬空状态时，则将 IO 口切换为高阻输入模式即可。

代码示例如下：

```
P0PH &= 0XFE; //去除 P00 的上拉电阻
P00 = 0;      //将 P00 输出 0
P0CON &= 0xfe; //P0 设置为输入模式,等效为开漏输出的开漏状态
P0CON |= 0x01; //P0 设置为输出模式,等效为开漏输出低
```

3.2.5 I/O 与或操作注意事项

赛元 SC95F 的 CPU 执行指令速度快，在执行下一条指令时 GPIO 上的电平可能还没来得及完成改变，所以请不要对一个 GPIO 寄存器通过做连续的与或操作的方式来改变 IO 口的输出状态，如下：

```
P0|=0x04;
P0|=0x08;
以上操作请合并为一条实现，如下：
P0|=0x0C;
或者改为位操作，如下：
P02=1;
P03=1;
```

3.2.6 I/O READ IO 功能注意事项

SC95F8x1x、SC95F7x1x、SC95F8x2x、SC89R100、SC95F7x2x、SC95F8x3x 和 SC95F7x3x MCU 具有 Read IO 功能，Read IO 功能是默认开启的，即使 GPIO 处于输出模式，读端口数据寄存器，也会以 IO 管脚上的电平为依据返回高低值。此时对端口寄存器进行与或操作（汇编指令 AND 和 OR）时，可能导致端口状态被误改写。把 Read IO 功能关闭，则输出模式下读端口数据寄存器则不会以 IO 管脚上的电平为依据，读取的是寄存器的值，则避免 IO 状态被改写。输入模式不受影响。

代码示例如下：

```
OPINX = 0X86; //关闭 Read IO 功能
OPREG&=0XF7;
OPINX = 0X86; //开启 Read IO 功能
OPREG|=0X08;
```

其余 95F 系列 MCU，当 GPIO 处于输出模式，直接读取端口数据寄存器，会以 IO 管脚上的电平为依据返回高低值；而进行与或操作时（汇编指令 AND 和 OR）时，读端口数据寄存器则不会以 IO 管脚上的电平为依据，读取的是寄存器的值，不会出现以上问题。不需要进行开启/关闭 Read IO 功能。

4 赛元 SC95F 系列 MCU 的 RAM 使用注意事项

4.1 XDATA 范围修改和初始化清 RAM 范围

赛元 SC95F 系列 MCU 内有 256B 的内部 RAM 和 256B 的外部 RAM（不同型号的外部 RAM 大小不同，具体请参照对应型号的规格书），可通过修改 STARTUP.A51 文件中对应值修改 XDATA 范围，修改 XDATASTART 可以修改 XDATA 的起始地址，修改 XDATALEN 可以修改 XDATA 的大小。

在单片机复位后，如果需要对所有的 RAM 进行清 RAM 操作，则可根据芯片 RAM 的各区域的大小进行相关设置，如图，是将 RAM 的 IDATA 区的 256Byte 和 XDATA 区的 256Byte 的数据清零。修改 XDATASTART 可以修改数据清零的起始地址，从而实现 XDATA 设定区域清零。

```
17 ;  
18 ; Lx51 your object file list, STARTUP.OBJ controls  
19 ;  
20 ;-----  
21 ;  
22 ; User-defined <h> Power-On Initialization of Memory  
23 ;  
24 ; With the following EQU statements the initialization of memory  
25 ; at processor reset can be defined:  
26 ;  
27 ; <o> IDATALEN: IDATA memory size <0x0-0x100>  
28 ; <i> Note: The absolute start-address of IDATA memory is always 0  
29 ; <i> The IDATA space overlaps physically the DATA and BIT areas.  
30 IDATALEN EQU 100H  
31 ;  
32 ; <o> XDATASTART: XDATA memory start address <0x0-0xFFFF>  
33 ; <i> The absolute start address of XDATA memory  
34 XDATASTART EQU 0  
35 ;  
36 ; <o> XDATALEN: XDATA memory size <0x0-0xFFFF>  
37 ; <i> The length of XDATA memory in bytes.  
38 XDATALEN EQU 100H  
39 ;  
40 ; <o> PDATASTART: PDATA memory start address <0x0-0xFFFF>  
41 ; <i> The absolute start address of PDATA memory  
42 PDATASTART EQU 0H  
43 ;  
44 ; <o> PDATALEN: PDATA memory size <0x0-0xFF>  
45 ; <i> The length of PDATA memory in bytes.  
46 PDATALEN EQU 0H  
47 ;  
48 ;</h>  
49 ;-----  
50 ;
```

4.2 堆栈空间

赛元 SC95F 系列 MCU 中堆栈空间默认存放在 idata 区域中，idata 存放的变量越多，则堆栈空间越少。为了保证代码的正常运行，需要堆栈空间大小不小于 idata 大小的一半，即通常来讲建议预留 128byte 以上的空间做为堆栈空间，用户需根据实际项目复杂度预留足够的空间做堆栈使用。

5 软件编写的注意事项

赛元 SC95F 系列 MCU 内含有丰富的外设，只要配置相应的寄存器即可对其实现操作，但一些操作需要按要求进行，用户编程过程中需要注意以下几点。

5.1 BTM 注意事项

赛元 SC95F 系列 MCU 内建低频 RC 振荡电路，可作为低频时钟定时器 BaseTimer 的时钟源。该振荡器直接连接一个 BaseTimer，可以把 CPU 从 STOP mode 唤醒，并且产生中断。

需要注意的是，BTM 重新初始化的时候，如果设置的周期与之前一样，BTM 不会重新开始计数，只有设置的周期与之前不一样，即改变 BTM 的周期，BTM 才会重新计数。例如，BTM 定时时间为 1s，在计数到 500ms 的时候重新初始化 BTM，如果重新初始化设置的周期与初始一样仍为 1s，则 BTM 会在继续计数 500ms 后产生中断；如果重新初始化设置的周期与初始不一样，变为 2s，则 BTM 会在继续计数 2s 后产生中断。

5.2 TIMER2/3/4 使用注意事项

赛元 SC95F 系列 MCU 内含寄存器地址共用的三个独立 16-bit Timer，分别为 Timer2/3/4。所有 Timer2 有 4 种工作模式；而且 SC95F8x1x/7x1x 系列 MCU 的 Timer3/4 只有一种工作模式——16 位自动重载定时器，且只允许向上计数，而其他型号的 TIM3/4 具有 3 种模式。

用户配置指针寄存器 TXINX 使 TimerX 寄存器组指向 Timer2/3/4，从而实现一组寄存器配置三个独立 Timer 的功能。

用户操作 TimerX 寄存器组前，必须先配置 TXINX 指向用户指定的 Timer2/3/4，否则对 TimerX 寄存器组的操作未必对 TimerX 生效！用户在同时使用 Timer2/3/4 时尤需注意此点。

当使用多个 Timer2/3/4 时，中断服务函数编写需要注意以下两点：

1. 在中断操作 TimerX 寄存器组时，在首行添加 TXINX=0X02/ TXINX=0X03/ TXINX=0X04 指向 Timer2/3/4，以配置 TXINX 寄存器，确保操作的正确性。
2. 当开启中断时，因为 TIM2/3/4 中断函数中都需要操作到 TXINX 寄存器，可能会出现低优先级中断被高优先级中断打断后，进入高优先级中断修改了 TXINX，重新进入低优先级中断函数时 TimerX 寄存器组就已改变。为了避免上述情况的发生，在中断服务函数配置 TXINX 寄存器前，需要通过一个变量把 TXINX 的值保存起来，等待相应 TXINX 寄存器组操作完成后，再把变量的值赋给 TXINX 寄存器。

Timer2/3/4 同时使用代码示例如下：

```
TXINX = 0X02;                                     //将 TimerX 寄存器组指向 Timer2
                                                    //设置 Timer2
TXMOD = TXMOD & 0X7F | (1<<7);                   //设置 Timer2 时钟频率为 FSYS/1
TXCON = 0X00;                                       //设置 Timer2 为 16 位自动重载定时器(向上计数)
THX = (65535-32000) / 256;                         //1ms@32M
TLX = (65535-32000) % 256;
RCAPXH = (65535-32000) / 256;
RCAPXL = (65535-32000) % 256;
TRX = 1;                                           //启动 Timer2

TXINX = 0X03;                                     //将 TimerX 寄存器组指向 Timer3
                                                    //设置 Timer3
TXMOD = TXMOD & 0X7F | (1<<7);                   //设置 Timer3 时钟频率为 FSYS/1
THX = (65535-3200) / 256;                         //100us@32M
TLX = (65535-3200) % 256;
RCAPXH = (65535-3200) / 256;
RCAPXL = (65535-3200) % 256;
TRX = 1;                                           //启动 Timer3

TXINX = 0X04;                                     //将 TimerX 寄存器组指向 Timer4
                                                    //设置 Timer4
TXMOD = TXMOD & 0X7F | (1<<7);                   //设置 Timer4 时钟频率为 FSYS/1
THX = (65535-32000) / 256;                       //1ms@32M
```

```
TLX = (65535-32000) % 256;  
RCAPXH = (65535-32000) / 256;  
RCAPXL = (65535-32000) % 256;  
TRX = 1;
```

//启动 Timer4

```
void Timer2_ISR() interrupt 5
```

//Timer2 中断服务函数

```
{  
    unsigned char TXINX_Stack = TXINX;  
    TXINX = 0X02;  
    .....  
    TFX = 0;  
    .....  
    TXINX = TXINX_Stack;  
}
```

//进入 Timer2 中断服务函数首先将 TimerX 寄存器组指向 Timer2

//清除 Timer2 中断标志位 TFX

```
void Timer3_ISR() interrupt 13
```

//Timer3 中断服务函数

```
{  
    unsigned char TXINX_Stack = TXINX;  
    TXINX = 0X03;  
    .....  
    TFX = 0;  
    .....  
    TXINX = TXINX_Stack;  
}
```

//进入 Timer3 中断服务函数首先将 TimerX 寄存器组指向 Timer3

//清除 Timer3 中断标志位

```
void Timer4_ISR() interrupt 14
```

//Timer4 中断服务函数

```
{  
    unsigned char TXINX_Stack = TXINX;  
    TXINX = 0X04;  
    .....  
    TFX = 0;  
    .....  
    TXINX = TXINX_Stack;  
}
```

//进入 Timer4 中断服务函数首先将 TimerX 寄存器组指向 Timer4

//清除 Timer4 中断标志位

5.3 常规脉冲宽度调制计数器 PWM2/3/4 使用注意事项

赛元 SC95F8x3x/7x3x、SC95F8x6x/7x6x、SC95F8x1xB/7x1xB、SC95R602/605、SC95F8x7x/7x7x、SC95R503 系列 MCU 拥有 6 路常规 PWM，分为 3 组：PWM2、PWM3、PWM4。

注意：这三组 PWM 的周期寄存器分别与 Timer2，Timer3，Timer4 的 RCAPXL 和 RCAPXH 共用，因此一旦用户使用了 PWM2、PWM3、PWM4 资源，就不能再更改 Timer2，Timer3，Timer4 的定时/计数值，否则会导致 PWM 周期输出异常！

当 PWM2/3/4 输出波形时，若需改变占空比，可通过改变高电平设置寄存器 PDTxy（x=2~4，y=0~1）的值实现。但需要注意：更改 PDTxy 的值，占空比不会立即改变，而是等待本周期结束，在下个周期改变。

使用 PWM2/3/4 前请先查阅 [TIMER2/3/4 使用注意事项](#)。

5.4 PWM 设置及使用注意事项

赛元 SC95F 系列 MCU PWM 在互补模式下，PWM40/PWM41，PWM42/PWM43，PWM50/PWM51 和 PWM52/PWM53 分为四组，分别通过 PDT40、PDT42、PDT50 和 PDT52 调节占空比；此时寄存器 PDT41、PDT43、PDT51 和 PDT53 无效；但各 PWMxy（x=4~5，y=0~3）输出和反向依然由相应的 ENPxy 和 INVxy 独立控制。

赛元 SC95F 系列 MCU PWM 提供故障检测功能。用户使能故障检测功能后，不能悬空 FLT 管脚，否则 PWM 输出异常！当故障发生时，PWM 停止输出，PWM 口处于高阻状态。故障检测模式分为立即模式和锁存模式。锁存模式下，故障信号满足失能条件后，硬件不会自动清除故障检测状态标志位，用户可通过 PWMFLT &= 0xbf 软件清零。

注意：

在配置 PWM 时需要先配置好 PWM 周期和占空比后再打开 PWM 电源，且 PWM 周期和占空比不能为 0！

为了避免 SPI 功能打开时误产生 CLK（此时管脚从 IO 切换到 SPI 功能），必须在打开 SPI 前根据 CLK 的空闲电平设置，先将 IO 口设置为对应的电平状态。如设置 CPOL = 0 空闲为低电平时需要将 CLK 对应的 IO 设置输出 0 再打开 SPI (SPEN = 1)，反之亦然，否则会导致通讯错位。同时，SPI 通讯时，程序中需要经常重置 SPI，以保证不会因为噪声等原因误接收 CLK 而导致一直通讯错误。

5.7.2 TWI 使用注意事项

1. 用户可根据需要将 USCI 的 TWI 设置为主机或者从机，TWI 作从机时，通信速率最高 400kHz。但需要注意不同 byte 数据之间的延时，避免在数据发送前因时间不足导致从机还未来得及准备数据，主机就已经推出了 CLK，导致数据错位；
2. 使用 TWI 功能时，建议用户在中断服务函数中通过状态标志位 STATE[2:0] 查询通信状态；
3. 由于 TWI 作主机时没有中断标志判断 STOP，用户需在发送 STOP 信号前后加短暂延时防止通信出错。
4. 为防止 TWI 通讯时上一次的数据未传输完成就发送 Start 信号所导致的通讯异常，请在发送 Start 之前先执行以下代码：

```
US0CON0&=0xF7;      //先将 AA 置 0
Delay ();            //延时一段时间，延时时间长度要大于 1byte 数据的传输时间
US0CON0 &=0x7f;      //关闭 TWI
US0CON0 |= 0x80;     //打开 TWI
```

5.7.3 UART 使用注意事项

用户在使用 USCI 的 UART 模式时，如果程序中需要对 TX 口所在的端口寄存器 Px 进行与或操作，建议将 UART0 对应的 TX 口设置为输入带上拉模式，保证 TX 口在空闲时为高电平。

USCI 的 UART 发送中断标志 TI 和接收中断标志 RI 有两种清除方式：

1. 写 0 清标志位（SC95F8x1x、SC95F7x1x、SC95F8x2x、SC89R100 以及 SC95F7x2x）：

此时因为 USCI 的 UART 发送中断标志 TI 和接收中断标志 RI 在同一个寄存器上，此寄存器不能位操作，所以在清除 TI 和 RI 时会对整个寄存器进行与操作，这样当 UART 进行全双工通信时发送和接收中断有可能同时产生，或者是两者之间间隔时间很短，会出现 TI 或者 RI 被误清除导致中断丢失的风险，因此在全双工通信应用场景中，通信需要有容错机制，不能因为某次中断丢失就导致通讯崩溃，在发送数据后不能通过死等发送标志来判断发送是否完成，需要加入超时监测保证在一段时间后可以退出等待，如下是建议的写法：

```
US0CON3=0x55;      //将发送数据 0X55 推入发送缓存
i=0x8000;           //用做超时处理，通过改变这个变量改变超时时间长度，用户可根据波特率进行调整
```

```
while(!USCI0SendFlag)
{
    i--;
    if(i==0)
    {
        break;      //超时退出
    }
}
```

```
USCI0SendFlag = 0;    //清除发送标志。
```

2. 由于 US0CON0、US1CON0 和 USxCON0 寄存器不能进行位操作，为了防止全双工通信过程中对 RI 和 TI 进行清零时两者相互影响，USCI 的 UART 发送中断标志 TI 和接收中断标志 RI 的清除方式为“写 1 清零”，这样可以更好的实现全双工通信，而 RI 和 TI 的清除不会相互影响。

以 USCI0 为例，当 UART 工作于全双工的状态下，可能会出现发送 TI（发送中断标志位）和 RI（接收中断标志位）同时置起的情况，即 US0CON0 = XXXX XX11（X 代表其他配置值）。在发送中断标志位清零时，需要注意给 RI 赋值为 0，防止清除 TI 时误清除 RI，即 US0CON0 & (XXXX XX10)（X 代表其他配置值），以防 RI 被清零，导致中断丢失的风险。接收标志位清零同理。

错误写法如下：

```
US0CON0 |= 0X02;      //TI 清零，但 RI 置起时也会被误清，导致中断丢失的风险
US0CON0 |= 0X01;      //RI 清零，但 TI 置起时也会被误清，导致中断丢失的风险
```

正确写法如下，可确保 TI 和 RI 的清除不会相互影响：

```
US0CON0 &= 0XFE;      // TI 标志位回写 1 清除标志位，RI 标志位不改变其状态
US0CON0 &= 0xFD;      // RI 标志位回写 1 清除标志位，TI 标志位不改变其状态
```

5.8 USCI2/3/4/5 配置注意事项

赛元 SC95F8x3x 和 SC95F7x3x 系列 MCU 拥有 USCI2/3/4，而赛元 SC95F8x6x、SC95F7x6x、SC95F8x1xB、SC95R602/605 和 SC95F7x1xB 系列 MCU 拥有 USCI2/3/4/5，具备的功能与 USCI1 一致。两者 USCI 的模式配置有以下差异：

赛元 SC95F8x3x 和 SC95F7x3x 系列 MCU 模式配置通过 TMCON 的 USMD2[1:0]、USMD3[1:0]、USMD4[1:0] 位将 USCI2~4 接口配置为 SPI、TWI 和 UART 中任何一种通信模式；

赛元 SC95F8x6x 和 SC95F7x6 系列 MCU 需要先配置 USINX，使 USMDX[1:0] 指向用户指定的 USCI2/3/4/5。通过配置 USMDX[1:0] 把指定的 USCI2/3/4/5 配置为 SPI、TWI 和 UART 中任何一种通信模式。

值得注意的是：USCI2/3/4/5 的控制寄存器共用同一组地址，用户可以通过 USINX[2:0] 将 USCIX 寄存器组 (USXCON0~3) 指向 USCI2/3/4/5，从而实现一组寄存器配置四个独立 USCI 接口的有效操作。只有 USCIX[2:0] 配置成功后，USCIX 寄存器组才会指向用户指定的 USCI2/3/4/5，此时操作 USCIX 寄存器组才是对应 USCI 接口的有效操作，否则对 USCIX 寄存器组的操作未必对 USCIX 生效！用户在同时使用 USCI2/3/4/5 时尤需注意此点。

当使用 USCI2/3/4/5 中断时，中断服务函数编写需要注意以下两点：

1. 在中断操作 USCI 寄存器，请先配置 USINX 寄存器，确保 USCIX 寄存器操作的正确性。
2. 当开启中断时，因为中断需要操作到 USINX 寄存器，可能会出现低优先级中断被高优先级中断打断，进入高优先级中断时修改了 USINX，这个低优先级中断操作 USCIX 组就已改变。为了避免上述情况的发生，中断服务函数配置 USINX 寄存器前，需要通过一个变量把 USINX 的值保存起来，等待相应 USCIX 寄存器组操作完成后，再把变量的值赋给 USINX 寄存器。

USCI2/3/4 中断服务示例如下：

```
void USCI2_ISR() interrupt 16      // USCI2 中断服务函数
{
    unsigned char USINX_Stack = USINX;
    USINX = 0X02;                  //进入 USCI2 中断服务函数首先将 USCIX 寄存器组指向 USCI2
    .....
    .....
    USINX = USINX_Stack;
}
void USCI3_ISR() interrupt 17      // USCI3 中断服务函数
{
    unsigned char USINX_Stack = USINX;
    USINX = 0X03;                  //进入 USCI3 中断服务函数首先将 USCIX 寄存器组指向 USCI3
    .....
    .....
    USINX = USINX_Stack;
}
void USCI4_ISR() interrupt 18      // USCI4 中断服务函数
{
    unsigned char USINX_Stack = USINX;
    USINX = 0X04;                  //进入 USCI4 中断服务函数首先将 USCIX 寄存器组指向 USCI4
    .....
    .....
    USINX = USINX_Stack;
}
```

5.9 ADC 多通道切换采集注意事项

赛元 SC95F 系列 MCU 大多数型号拥有多路 ADC 通道，但每次转换只能转换一个通道，若想实现多路通道的 ADC 信号的采集，需要在一路 ADC 通道转换完毕后将转换口切换至另一路 ADC，如此反复以实现多通道的 ADC 转换。若在 ADC 通道切换后马上进行 AD 转换，通道口线上的电压可能存在不稳定的现象，在切换通道后转换的第一个值可能会存在异常，建议用户对某个通道做连续的多次采集和转换后，将切换通道后转换的第一个值或几个值去除或将最大值及最小值去除，再将剩余的 AD 转换值求平均值得到采集结果。

使用示例如下：

```
unsigned int ADC_Value0,ADC_Value1,ADC_Value2;
unsigned int ADC_Convert(void)
{
    .....
```

```
    unsigned int Tad=0,MinAd=0x0fff,MaxAd=0x0000,TempAdd=0;
    unsigned char t=0;
    for(t=0;t<10;t++)
    {
        ADCCON |= 0X40;                //开始 ADC 转换
        while(!(ADCCON&0x20));         //等待 ADC 转换完成
        ADCCON&=~(0X20);              //清中断标志位
        Tad = ((unsigned int)ADCVH<<4)+(ADCVL>>4); //取得一次转换值
        if (Tad>MaxAd)
        {
            MaxAd=Tad;                //获得当前的最大值
        }
        if (Tad<MinAd)
        {
            MinAd=Tad;                //获得当前的最小值
        }
        TempAdd+=Tad;                 //转换值累加
    }
    TempAdd-=MinAd;                   //去掉最小值
    TempAdd-=MaxAd;                   //去掉最大值
    TempAdd>>=3;                       //求平均值
    return(TempAdd);
}

void ADC_channel(unsigned char channel)
{
    ADCCON = ADCCON & 0xE0 | channel; //ADC 输入选择为 ADCchannel 口
}

void ADC_Multichannel()
{
    ADCCFG0 = 0x07;                  //设置 AIN0、AIN1、AIN2 设置为 ADC 口，并自动将上拉电阻移除。
    ADCCFG2 = 0x10;                  //ADCCFG 配置出错会影响 ADC 采集精度
    ADCCON |= 0X80;                  //开启 ADC 模块电源
    ADC_channel(0);                  //ADC 入口切换至 AIN0 口
    ADC_Value0 = ADC_Convert();      //启动 ADC 转换，获得转换值
    ADC_channel(1);                  //ADC 入口切换至 AIN1 口
    ADC_Value1 = ADC_Convert();      //启动 ADC 转换，获得转换值
    ADC_channel(2);                  //ADC 入口切换至 AIN2 口
    ADC_Value2 = ADC_Convert();      //启动 ADC 转换，获得转换值
}
```

5.10 定时器 0/1 与外部中断 0/1 同时使用时注意事项

对于赛元 SC95Fxx1x、SC95F7505、SC95FWxx、SC95FS613、SC95Fxx2x、SC95FS52x、SC89R100 型号的芯片，由于 TIM0/1 的中断标志 TF0/TF1、定时器运行控制位 TR0/TR1 与 INT0/1 的中断标志位 IE0/IE1 在同一寄存器 TCON 上，TCON 寄存器的高 4bit 可位寻址，TIM0 和 TIM1 的相关寄存器在 TCON 的高 4bit 上，所以 TIM0 和 TIM1 不会相互影响，可同时使用；TCON 寄存器的低 4bit 不能位寻址，所以当同时使用到外设 TIM0/1 和 INT0/1 时，有以下几点注意事项：

1. 若项目中使用到了 TIM0/1，应避免再使用 INT0/1，改用 INT2；
2. 若项目中使用到了 INT0/1，应避免再使用 TIM0/1，改用 TIM2/3/4；
3. 若项目需要同时使用 TIM0/1 和 INT0/1，则建议程序上电初始化时先配置 TIM0/1，再配置 INT0/1，且后续程序中不要再操作 TF1/TR1/TF0/TR0 或 TCON 寄存器。

其它 SC95F 系列芯片 TCON 寄存器为可位寻址寄存器，不需要按照上述注意事项进行规避，可同时使用 TIM0/1 和 INT0/1。

5.11 外部中断设置注意事项

赛元 SC95F 系列 MCU 在使用外部中断功能时，请将对应的 IO 口设置为输入模式！IO 口需要先设置，再设置相应的外部中断配置。反过来操作有可能会误产生一次边沿中断。

同组外部中断共用一个中断向量，用户需要在中断服务函数内读取 IO 口电平，判断中断的来源，再执行对应的操作。不建议将多个双边沿中断设置在同一组外部中断内。

使用示例如下：

```
P4CON &= 0XFC; //将 INT10 (P40) 口和 INT11(P41)设置为输入模式
P4PH |= 0X03;  //打开 P40 和 P41 的上拉电阻
INT1F = 0X03;  //使能 INT10、INT11 下降沿触发
EINT1 = 1;     //使能外部中断 1
EA = 1;        //开总中断
void Interrupt_work() interrupt 2
{
    if(P40==0)  //判断外部中断是否来自于 INT10
    {
        //执行代码
    }
    if(P41==0)  //判断外部中断是否来自于 INT11
    {
        //执行代码
    }
}
```

5.12 软件操作 CODE OPTION 的注意事项

赛元 SC95F 系列的 MCU 内部有单独的一块 Flash 区域用于保存客户的上电初始值设置，此区域称为 Code Option 区域。用户在烧写 IC 时将此部分代码写入 IC 内部，IC 在复位初始化时，就会将此设置调入 SFR 作为初始设置。

Option 相关 SFR 的读写操作由 OPINX 和 OPREG 两个寄存器进行控制，各 Option SFR 的具体位置由 OPINX 确定，各 Option SFR 的写入值由 OPREG 确定：

| 符号 | 地址 | 说明 | | 上电初始值 |
|-------|-----|------------|------------|-----------|
| OPINX | FEH | Option 指针 | OPINX[7:0] | 00000000b |
| OPREG | FFH | Option 寄存器 | OPREG[7:0] | nnnnnnnnb |

操作 Option 相关 SFR 时 OPINX 寄存器存放相关 OPTION 寄存器的地址，OPREG 寄存器存放对应的值。

例如：要将 OP_HRCR 配置为 0x01，具体操作方法如下：

C 语言例程：

```
EA = 0;           //关总中断
OPINX = 83H;      //将 OP_HRCR 的地址写入 OPINX 寄存器
OPREG = 0x01;     //对 OPREG 寄存器写入 0x01（待写入 OP_HRCR 寄存器的值）
EA=1;            //开总中断
```

汇编例程：

```
MOV OPINX,#83H;   //将 OP_HRCR 的地址写入 OPINX 寄存器
MOV OPREG,#01H;   //对 OPREG 寄存器写入 0x01（待写入 OP_HRCR 寄存器的值）
```

注意：禁止向 OPINX 寄存器写入 Customer Option 区域 SFR 地址之外的数值！否则会造成系统运行异常！

5.13 TOUCHKEY 设置注意事项

应用程序初始化时需要将 TK 对应的 IO 口设置为强推挽输出模式，输出高/低电平。在 TK 扫描过程中，不能去操作使用 TK 对应的 IO。另外，如果同一块 PCB 上有两颗以上的触摸芯片，为了防止同频干扰，建议开启“抗干扰设置”。

特别说明：例如 SC95F861X 的 TK9/TK11 与 TK 调试通信口（DIO/CLK）复用，若需使用 TK 调试功能，请尽量避免使用 TK9/TK11！

更多 TouchKey 的注意事项请参考《赛元 SC95F 系列 TouchKey MCU 应用指南》。

5.14 CRC 使用注意事项

1. CRCn 写入数据和读出不是同一数据；
 2. 硬件计算所得的 CRC 值是整个程序区数据（注意，这里不包括 IAP 区域！）的 32 位 CRC 校验值。若地址单元中有用户上次操作后的残留值，会导致 CRC 值与理论值不符。因此，建议用户对整片 Flash ROM 进行擦除后再烧录代码以保证 CRC 值与理论值一致；
 3. SC95Fxx1x、SC95F7505、SC95FWxx、SC95FS613 的 IAP 区域前的 4 bytes 地址不在硬件 CRC 计算范围内；
 4. CRC 启动操作语句之后务必要加上至少 n 个 NOP 指令，确保 CRC 计算完成；
 5. 执行 CRC 运算时需要关闭总中断 EA，在 n 个 NOP 之后才重新打开总中断；
- 其中 SC95Fxx1x、SC95F7505、SC95FWxx、SC95FS613、SC95Fxx2x、SC95FS52x、SC89R100 和 SC95Fxx3x MCU 中，n 等于 8；
- 其余型号 n 等于 16，建议在写程序时统一采用 16 个 NOP 指令。
6. 赛元 95 系列的 IC 内建的 CRC 模块可用来实时生成程序代码的 32 位 CRC 值，该值和理论值比较，可监测程序区的内容是否正确。CRC 理论值不需要用户计算，烧录软件会根据载入的代码及 Code 区域设置项自动完成计算并在烧录时通过烧写器将 4 bytes 的 CRC32 计算结果写入 CRC 结果存储区，硬件 CRC 的操作需要 SC LINK Pro 或将 SC LINK 固件升级为 V3.0 以上版本，并配合烧录上位机 SOC Programming Tool 使用。
 7. SC95F8x6x/7x6x、SC95F8x1xB/7x1xB、SC95R602/605、SC95F7x7x/8x7x、SC95R503 需要执行 CRC 计算操作，请参照《SC95FXX6X_SC95FXX1XB CRC 操作库资料包》、《SC95R60X CRC 操作库资料包》、《SC95RXX7X CRC 操作库资料包》、《SC95R503 CRC 操作库资料包》。

硬件 CRC 程序判断及烧录操作方法如下：

1. 用户在代码中执行硬件 CRC 计算，计算结果与 CRC 结果存储区读取的内容进行比较，若比较结果一致，则说明程序代码未改变：

```
//执行硬件 CRC 并将计算结果与 CRC 结果存储区读取的内容进行比较
```

```
//返回值：
```

```
//0：未写入 CRC 或比较结果不一致或 CRC_SUM 校验不一致
```

```
//1：结果一致
```

```
#define CRC_Exist_Address      0x14
```

```
#define CRC_Exist_Flag        0x55
```

```
#define CRC_Result_Address    0x10
```

```
#define CRC_SUM_Address       0x15
```

```
//比较当前存储的 CRC32 值与硬件计算的 CRC32 是否相等
```

```
//返回 1:相等；      返回 0：不相等或者存储值无效
```

```
unsigned char Crc32_Check(void)
```

```
{
```

```
    unsigned long IapReadCrc32=0;
```

```
    unsigned char flag=0;
```

```
    if(IAP_Read_Crc_32bit(&IapReadCrc32)==0x01)
```

```
// 读取保存正确的 CRC 值
```

```
    {
```

```
        if(IapReadCrc32==CRC32_Cal())
```

```
        {
```

```
            flag=1;
```

```
        }
```

```
    }
```

```
    return flag;
```

```
}
```

```
//读取 Crc 存储区间 Crc32 值
```

```
//返回 1:存储值有效，值保存在变量*Crc32 中；
```

```
//返回 0:存储值无效。
```

```
unsigned char IAP_Read_Crc_32bit(unsigned long * Crc32)
```

```
{
```

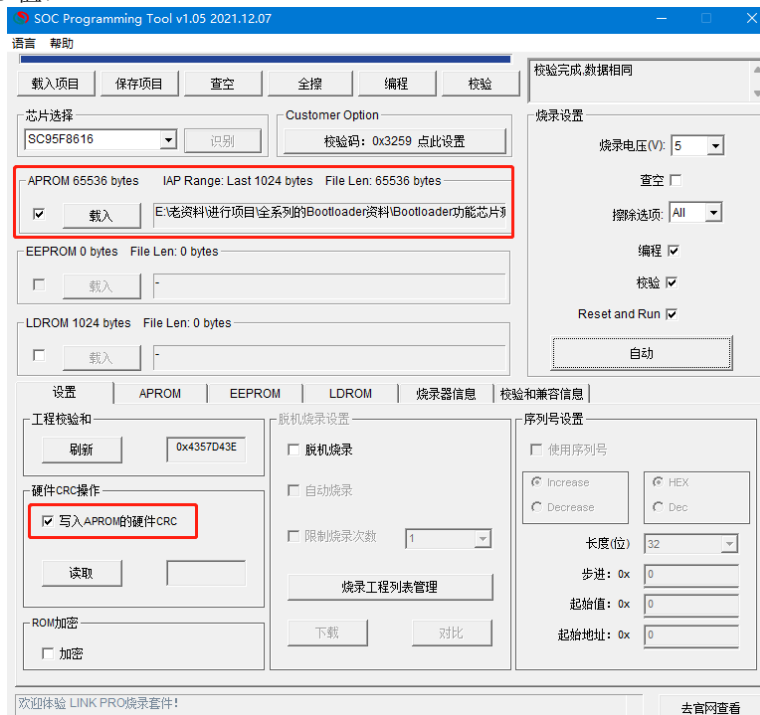


```

CRCINX = 0x00;
Crc32_Cal_Result = CRCREG;
Crc32_Cal_Result +=(unsigned long)CRCREG<<8;
Crc32_Cal_Result +=(unsigned long)CRCREG<<16;
Crc32_Cal_Result +=(unsigned long)CRCREG<<24;
EA = EA_Temp;
return Crc32_Cal_Result;
}

```

2. 连接好 IC 及烧录系统，烧录上位机载入代码，勾选上“APROM”编程区域（因为硬件 CRC 计算是只针对 APROM 区域），在烧录界面勾选“写入 APROM 的硬件 CRC”，触发编程操作，即可通过烧写器向芯片 Custom Option 区域写入硬件 CRC 值：



5.15 软件安全加密功能注意事项

赛元 95F 系列芯片允许用户是否开启安全加密功能，该功能需要使用 SC LINK PRO（或固件升级为 3.0 以上版本的 SC LINK），并配合 SOC Programming Tool 上位机软件使用，具体的操作说明见《赛元 LINK 系列量产开发工具使用手册》5.5.5 安全加密章节，可到赛元网站下载。

5.16 中断关闭注意事项

在实际应用中开启子中断后一般不需要再次关闭子中断，如果用户需要关闭子中断，必须在关闭子中断前先将总中断关闭，然后再关闭子中断，如下是子中断关闭步骤，请用户务必按照此步骤进行子中断的关闭

```

EA = 0;
子中断开关=0;(如 ET0 = 0);
EA = 1;

```

5.17 提高 LCD 帧频注意事项

SC958x1xB、SC95F7x1xB、SC95R602、SC95F8x6x 和 SC95F7x6x 支持使用软件 LCD 库修改 LCD 帧频。当用户所使用 LCD 屏的驱动帧频不是 64Hz 时，请参考《赛元软件可调 LCD 帧频应用指南》。

5.18 128K 单片机分 Bank 应用注意事项

标准的 8051 单片机能寻址 64KB 的代码空间，而 SC95F8x3x、SC95F7x3x、SC95F8x6x 和 SC95F7x6x 拥有 128K Flash ROM，需要采用 Code Bank 的方式来扩展程序空间，具体请参考《赛元 128K 单片机分 Bank 应用说明》。

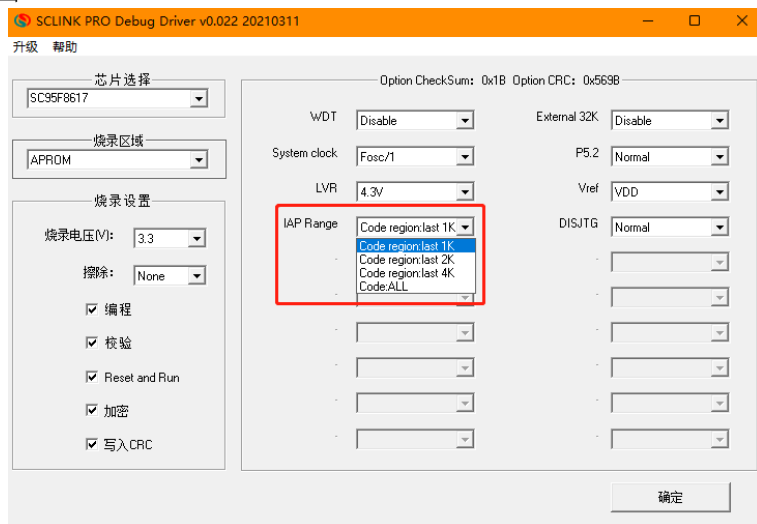
6 赛元 SC95F 系列 MCU 的 IAP 及算法解析

6.1 IAP 操作

以 SC95F8617 为例，说明赛元 SC95F 系列 MCU CODE 区 IAP 操作的方法。

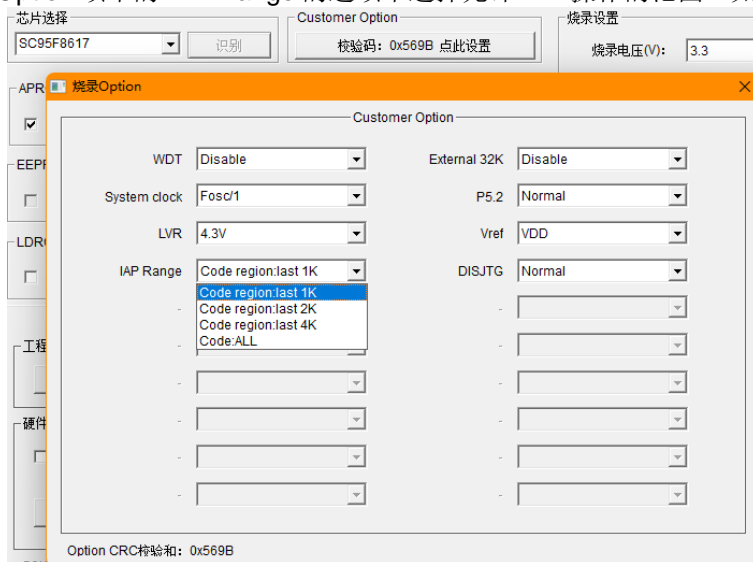
SC95F8617 内部 64Kbytes Flash 均可以进行 In Application Programming (IAP) 操作，即允许用户程序动态的把数据写入内部的 Flash。

用户使用 IAP 时，需要在 Option 项设置允许 IAP 操作的范围，在 Keil 中设置方法如下，在 IAP Range 的选项中选择允许 IAP 操作的范围。



KEIL IAP 操作范围配置界面

在上位机烧录时也是在 Option 项中的 IAP Range 的选项中选择允许 IAP 操作的范围。如图。



烧录上位机 IAP 操作范围配置界面

FLASH 读写特点:

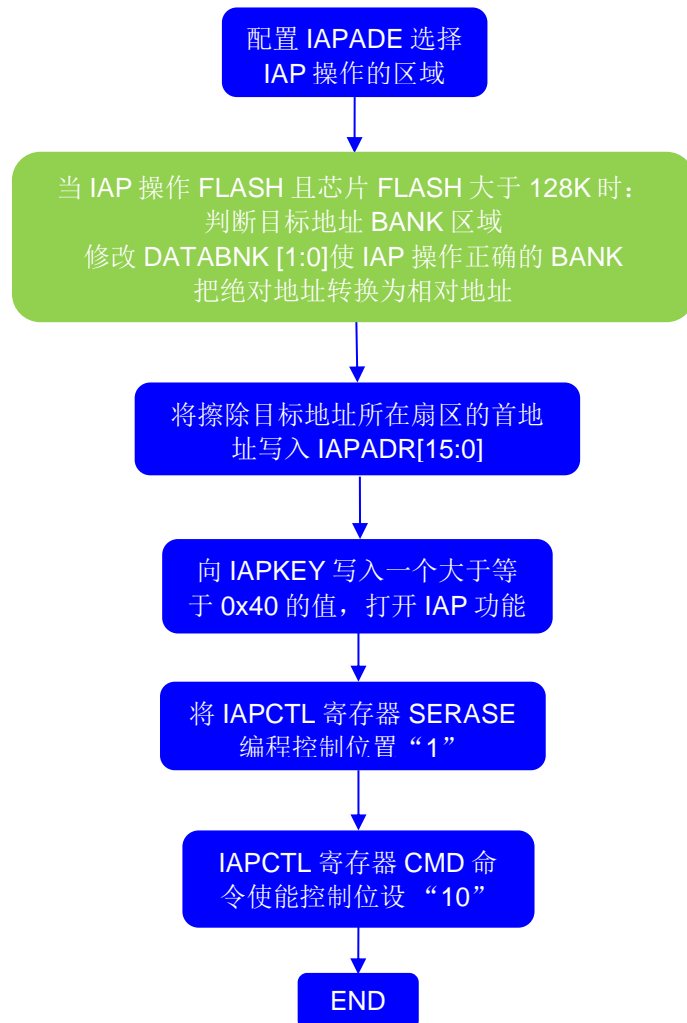
1. 可进行单 Byte 读写操作;
2. Flash ROM 分为 128 个扇区 (0000h~FFFFh)，写前需对操作地址所属扇区进行扇区擦除 (扇区擦除: 512bytes)，擦除写入该扇区首地址即可;

FLASH 的寿命: 10 万次以上

注: SC95F8x6x/7x6x、SC95F8x1xB/7x1xB、SC95R602/605、SC95F7x7x/8x7x、SC95R503 需要执行 IAP 擦写操作，请参照《SC95FXX6X_SC95FXX1XB IAP 操作库资料包》、《SC95R60X IAP 操作库资料包》、《SC95RXX7X IAP 操作库资料包》、《SC95R503 IAP 操作库资料包》，并跳转到 [6.2.3 特别提醒](#): 查阅特别提醒和注意事项。

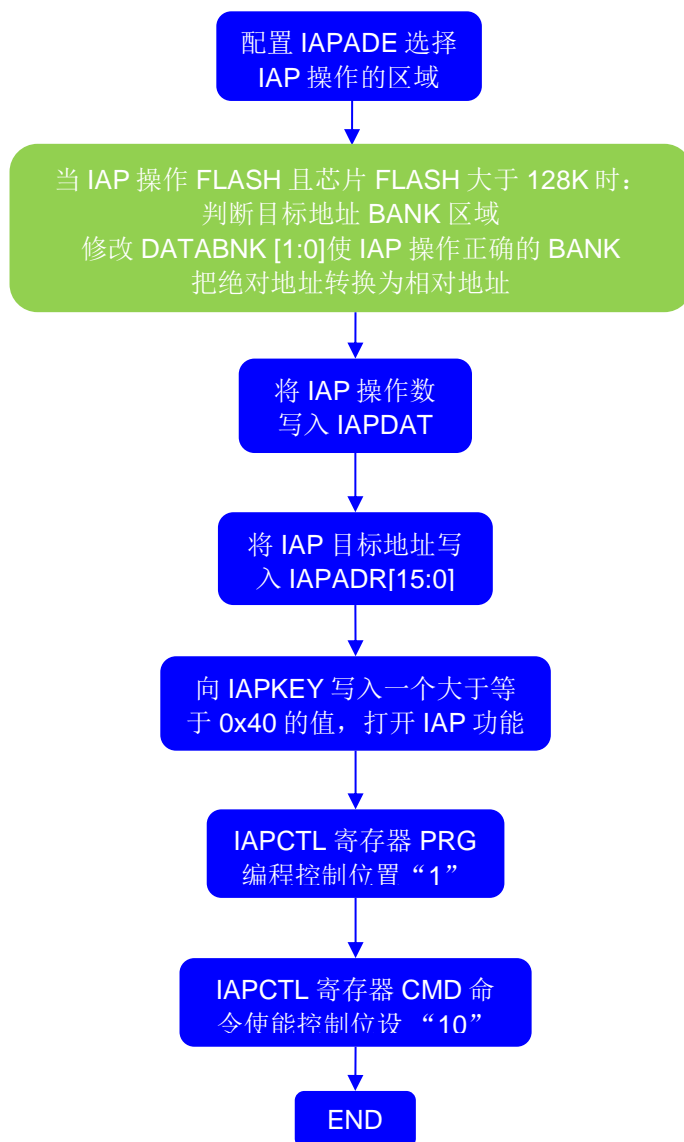
6.1.1 IAP 扇区擦除流程:

为保证写入字节成功，写入前需要确保写入目标地址已被擦除为 0x00；赛元 SC95F 系列 MCU 支持扇区擦除，具体 IAP 扇区擦除流程如下：



6.1.2 IAP 写入流程:

每写入一个字节，需要指定一个地址；具体 IAP 写入流程如下：



6.2 CODE 区 IAP 操作代码

SC95F 系列芯片在进行 IAP 操作的过程中不允许响应外部中断，因此，在进行相关操作时，需要先把总中断关闭，即 EA=0；待完成 IAP 操作后再恢复总中断开关。

6.2.1 芯片 FLASH 小于或等于 64K 时

注意 SC95F8x6x/7x6x、SC95F8x1xB/7x1xB、SC95R602/605、SC95F7x7x/8x7x、SC95R503 系列芯片执行 IAP 擦写操作必须使用赛元提供的 API 接口函数，不可以使用如下例程，请参照《SC95FXX6X_SC95FXX1XB IAP 操作库资料包》、《SC95R60X IAP 操作库资料包》、《SC95RXX7X IAP 操作库资料包》、《SC95R503 IAP 操作库资料包》。

其他 95F 系列 MCU CODE 区域 IAP 操作例程：

```

#include "intrins.h"
unsigned int IAP_Add;
unsigned char IAP_Data;
unsigned char code * POINT =0x0000;
bit EA_Buff;
  
```

IAP 扇区擦除操作 C 的 Demo 程序:

```
EA_Buff = EA;
EA = 0;                                     //关总中断
IAPADE = 0X00;                             //选择 ROM 区域
IAPADH = (unsigned char)( IAP_Add>>8);     //地址高位
IAPADL = (unsigned char) IAP_Add;          //地址低位
IAPKEY = 0XF0;                             //此值可根据实际调整，写入值需大于 0x40；需保证本条指令执行
                                           //后到执行扇区擦除命令前，时间间隔需小于 240（0xf0）个系统时钟，
                                           //否则 IAP 功能关闭；

IAPCTL = 0X20;                             //扇区擦除控制位 SERASE 置 1
IAPCTL |= 0X02;                           //执行 ROM 扇区擦除操作（一定要先置位 SERASE）
```

```
_nop_();                                   //等待
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
EA = EA_Buff;                             //恢复总中断
```

IAP 写操作 C 的 Demo 程序:

```
EA_Buff = EA;
EA = 0;                                     //关总中断
IAPADE = 0X00;                             //选择 ROM 区域
IAPDAT = IAP_Data;                         //送数据到 IAP 数据寄存器
IAPADH = (unsigned char)((IAP_Add >> 8)); //地址高位
IAPADL = (unsigned char)IAP_Add;           //地址低位
IAPKEY = 0XF0;                             //此值可根据实际调整，写入值需大于 0x40；需保证本条指令执行
                                           //后到执行写入命令前，时间间隔需小于 240（0xf0）个系统时钟，
                                           //否则 IAP 功能关闭；

IAPCTL = 0X10;                             //编程控制位 PRG 置 1
IAPCTL |= 0X02;                           //执行 ROM 写入操作（一定要先置位 PRG）
```

```
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
EA = EA_Buff;                             //恢复总中断
```

注意：ROM 区域内的 IAP 操作有一定的风险，需要用户在软件中做相应的安全处理措施，如果操作不当可能会造成用户程序被改写！除非用户必需此功能(比如用于远程程序更新等)，否则不建议用户使用。

6.2.2 芯片 FLASH 大于 64K 时

注意 SC95F8x6x/7x6x、SC95F8x1xB/7x1xB、SC95R602/605、SC95F7x7x/8x7x、SC95R503 系列芯片执行 IAP 擦写操作必须使用赛元提供的 API 接口函数，不可以使用如下例程，请参照《SC95FXX6X_SC95FXX1XB IAP 操作库资料包》、《SC95R60X IAP 操作库资料包》、《SC95RXX7X IAP 操作库资料包》、《SC95R503 IAP 操作库资料包》。

其他 95F 系列 MCU CODE 区域 IAP 操作例程

```
#include "intrins.h"
unsigned int IAP_LogicAdd;
unsigned int IAP_MCUAdd;
unsigned char IAP_Data;
unsigned char code * POINT = 0x0000;
bit EA_Buff;
```

逻辑地址转 MCU 地址 C 的 Demo 程序：建议将此段代码与 IAP 擦/写/读的操作封装在一个函数中，因为 MCU ROM 空间超过 64K 后需要进行分 bank 操作，不同 bank 的函数在调用时会修改 ROMBNK 的值，所以如果此段代码与 IAP 擦/写/读的操作在不同 bank 会导致 ROMBNK 的值变更，IAP 地址指向错误，所以建议放在同一个函数中或者是同一个 bank 中避免出错

```
if(IAP_LogicAdd >= 0x10000)          //如果超过 64K 则需要操作 Bank 寄存器指向目标地址
{
    if(IAP_ILogicAdd < 0x18000)
    {
        ROMBNK = (ROMBNK & 0xCF) | 0x20;
        IAP_MCUAdd = (IAP_ILogicAdd - 0x8000);
    }
    else if(IAP_ILogicAdd < 0x20000)
    {
        ROMBNK = (ROMBNK & 0xCF) | 0x30;
        IAP_MCUAdd = (IAP_ILogicAdd - 0x10000);
    }
}
else
{
    ROMBNK = (ROMBNK & 0xCF) | 0x10;
    IAP_MCUAdd = IAP_ILogicAdd;
}
```

IAP 扇区擦除操作 C 的 Demo 程序：

```
EA_Buff = EA;
EA = 0;                                //关总中断
IAPADE = 0X00;                         //选择 ROM 区域
IAPADH = (unsigned char)(EE_Add >> 8); //地址高位
IAPADL = (unsigned char)EE_Add;         //地址低位
IAPKEY = 0XF0;                         //此值可根据实际调整，写入值需大于 0x40；需保证本条指令执行
                                         //后到执行扇区擦除命令前，时间间隔需小于 240（0xf0）个系统时钟，
                                         //否则 IAP 功能关闭；
IAPCTL = 0X20;                         //扇区擦除控制位 SERASE 置 1
IAPCTL |= 0X02;                        //执行 EEPROM 扇区擦除操作（一定要先置位 SERASE）
_nop_();                               //等待(至少需要 16 个_nop_())
_nop_();
_nop_();
_nop_();
_nop_();
```

```
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
EA = EA_Buff;           //恢复总中断

IAP 写操作 C 的 Demo 程序:
EA_Buff = EA;
EA = 0;                 //关总中断
IAPADE = 0X00;          //选择 ROM 区域
IAPDAT = IAP_Data;      //送数据到 IAP 数据寄存器
IAPADH = (unsigned char)((IAP_MCUAdd >> 8)); //地址高位
IAPADL = (unsigned char)IAP_MCUAdd;         //地址低位
IAPKEY = 0XF0;          //此值可根据实际调整, 写入值需大于 0x40; 需保证本条指令执行
                        //后到执行写入命令前, 时间间隔需小于 240 (0xf0) 个系统时钟,
                        //否则 IAP 功能关闭;
IAPCTL = 0X10;          //编程控制位 PRG 置 1
IAPCTL |= 0X02;         //执行 EEPROM 写入操作 (一定要先置位 PRG)
_nop_();               //等待(至少需要 16 个_nop_())
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
_nop_();
EA = EA_Buff;          //恢复总中断

IAP 读操作 C 的 Demo 程序:
EA_Buff = EA;
EA = 0;                //关总中断
IAPADE = 0X00;         //选择 ROM 区域
IAP_Data = *( POINT+IAP_MCUAdd); //读取 IAP_MCUAdd 的值到 IAP_Data
EA = EA_Buff;          //恢复总中断
```

6.2.3 特别提醒:

ROM 区域内的 IAP 操作有一定的风险, 需要用户在软件中做相应的安全处理措施, **如果操作不当可能会造成用户程序被改写!** 除非用户必需此功能 (比如用于远程程序更新等), 否则不建议用户使用。建议用户在烧录时不选择全 code 允许 IAP 操作, 如果程序中需要对 code 区域进行 IAP 操作, 在 IAP 操作前使用指令打开全 code 允许 IAP 操作, 在执行完 IAP 后再将全 code 允许 IAP 关闭。

6.3 IAP 的使用建议及注意事项

1. 赛元 SC95F 系列 MCU 写入数据前需要对目标地址所在扇区进行扇区擦除，建议用户在擦除前将数据备份到另一个扇区，防止擦除过程中掉电而发生旧数据被擦除而新数据未写入的意外情况。
2. SC95F 系列芯片可以进行 In Application Programming (IAP) 操作，而实际产品的应用中，只是需要把仅几个 Bytes 的数据写到 Flash，采用固定地址写入数据会使某些地址过早达到 IAP 寿命次数，同时每次写数据前需进行数据备份和扇区擦除，因此建议用户可采用分扇区、循环地址写入的方法操作 Flash。
3. **SC95F 芯片越界 IAP 写或擦除操作 LDR0M 区域会导致芯片损坏，请勿越界操作 LDR0M！**
4. 使用到函数指针等使用到 MOV_C 操作时，需要注意 ROM_BANK[1:0] 的值，否则可能会读值错误或者跑飞。
5. 在 ROM_BANK 进行读值操作时，需要定义一个 xdata 类型的变量进行 ROM_BANK 的读取；
6. 执行 IAP 操作时会同步执行 WDT 清零，WDT 从零开始计数。
7. 赛元 SC95F8x7x/7x7x、SC95R503 系列若使用外部晶振，则在 IAP 操作前需使能 PWM0。
8. EEPROM 区域出厂数据随机，不一定为全 0。
9. 扇区擦除需要几 ms 的时间，在这段时间总中断 EA 是需要关闭的，需要注意在开发时应避开在关键时刻进行扇区擦除操作，防止中断响应滞后，对实际功能产生影响。比如使用软件扫描驱动 LED 的应用中在进行扇区擦除时可能会出现 LED 闪烁的问题，建议将扇区擦除操作按照扫描 COM 口的写法，把扇区擦除作为一个 COM 对待，避免在进行扇区擦除时影响其他 COM 口的选通时间。

7 仿真注意事项

7.1 仿真状态下软复位失效

赛元 SC95F 系列 MCU 在仿真状态下执行会把软复位功能关闭，所以执行 `PCON|=0x08` 指令不会执行复位动作。

7.2 仿真状态下复位 SFR 不复位

赛元 SC95F 系列 MCU 在仿真状态下复位不会复位 SFR。

8 规格更改记录

| 版本 | 记录 | 日期 |
|------|---|-------------|
| V1.8 | 1、UART 中断清零描述 2、CRC/IAP 注意事项更新 3、CRC/IAP 更新采用 16 个 nop 指令 | 2024 年 1 月 |
| V1.7 | 1、定时器 0/1 与外部中断 0/1 同时使用时注意事项修改 2、新增建议采用 12 个 nop 指令 3、MCU 烧写注意事项/堆栈空间/TWI/UART 注意事项/TOUCHKEY 电路/IAP 特别提醒章节新增使用建议及描述 4、新增 BTM 注意事项 5、新增特殊料号 | 2023 年 10 月 |
| V1.6 | 1、IAP 注意事项新增 ROMBNK 读值操作的注意事项 2、新增 EEPROM 出厂初始数据说明 | 2023 年 8 月 |
| V1.5 | 1、新增 SC95F8x7x/7x7x 型号的 IAP 注意事项 2、新增 PWM 注意事项 3、新增 XDATA 空间大小设置说明 | 2023 年 6 月 |
| V1.4 | 4、I/O READ IO 功能注意事项更新 5、IAP/CRC/STOP/IDLE 使用说明更新 | 2023 年 4 月 |
| V1.3 | 1、PWM2/3/4 使用注意事项新增 SC95F8x7x/7x7x 型号 2、IAP 注意事项新增 WDT 清零说明 3、新增 RAM 区域使用说明 | 2023 年 2 月 |
| V1.2 | 1、CRC 结果修改 2、USCI 增加 SC95F8x6x/7x6x 和 SC95F8x1xB/7x1xB 的相关事项 3、SC95F8x6x/7x6x 和 SC95F8x1xB/7x1xB 的 IAP 擦写的操作 | 2022 年 5 月 |
| V1.1 | 文档格式规范化 | 2022 年 2 月 |
| V1.0 | 1、修改 TIM2/3/4 的功能描述 2、新增 PWM2/3/4 的功能描述 3、新增 USCI2/3/4 的功能描述 4、128K flash 操作及其注意事项 5、SC95F8737USCI 的 UART 的标志位为写 1 清零 6、更新为正式版本 | 2021 年 10 月 |
| V0.6 | 1、新增仿真注意事项 2、新增 I/O 与或操作注意事项 3、USCI 加入 UART 全双工注意事项 4、增加 Read IO 功能注意事项 增加 IAP 越界操作损坏说明 | 2020 年 12 月 |
| V0.5 | 新增 6.13 中断关闭注意事项 | 2020 年 7 月 |
| V0.4 | 1、修正 ADC 多通道采集例程的笔误 2、新增设置 SPI 前 IO 口配置的注意事项 3、新增软件安全加密功能注意事项 TWI 使用注意事项增加启动动作说明 | 2020 年 5 月 |
| V0.3 | 1、修改了定时器和外部中断章节的描述 | 2019 年 7 月 |
| V0.2 | 修改部分描述 | 2019 年 6 月 |
| V0.1 | 初版 | 2019 年 4 月 |

9 声明

深圳市赛元微电子股份有限公司（以下简称赛元）保留随时对赛元产品、文档或服务进行变更、更正、增强、修改和改进的权利，恕不另行通知。赛元认为提供的信息是准确可信的。本文档信息于 2019 年 04 月开始使用。在实际进行生产设计时，请参阅各产品最新的数据手册等相关资料。